

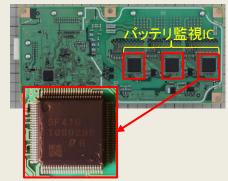
New Release

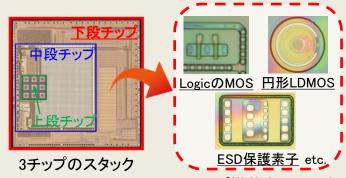
LTEC Corporation

Your most experienced partner in IP protection

トヨタ第4世代プリウス(ZVW51) BMS基板搭載の デンソー製バッテリ監視IC「SF410」の回路解析レポート

2016.7月 株式会社エルテックでは、トヨタ第4世代プリウスのBMS (Battery Management System) 基板に搭載されているデンソー製バッテリ監視IC 「SF410」の回路解析レポートをリリースしました。 尚ランダムロジック部回路は含まれていません。





トヨタ第4世代プリウス(ZVW51) BMS基板と バッテリ監視IC「SF410」パッケージ

下段チップ搭載素子の一例

本製品はQFPパッケージに3チップがスタックされているが、本レポートでは マルチプレクサ機能・ADC機能・セルバランス機能を備える下段チップと中段チップに搭載され ているバンドギャップ回路に着目し解析を行いました。

特徴

- 1) 下段チップはADC、とセルバランス機能を備えており、必要な電源、基準電圧、バイアス 回路は中段チップから供給されています。
- 2) ADCは非常に単純な回路で構成されています。
- 3) BCDMOS (Bipolar, CMOS and LDMOS) プロセスを採用していますが、回路はMOSのみで構成されており、Bipolar素子は使用されていません。
- 4) セルバランス用のスイッチトランジスタが内蔵しており、スタックされたバッテリの 上側(16セル)と下側(4セル)ではセルバランス用の回路構成が異なっております。

解析レポートは230ページで構成されており、各機能毎にトランジスタレベルの詳細回路が掲載されています。機能ブロック後に分けての販売も可能です。

販売価格(税別) ¥4,000,000

15G-0005-1



Table of Contents

1.	デバイスサマリー	8
2.	デバイス概要	9
3.	ピン配置	19
4.	搭載素子	22
5.	解析範囲	35
6.	回路図(下段チップ)	37
7	同路図 (中段チップ)(注)	181

注) 中段チップはバンドギャップ回路及びその周辺回路のみ



15G-0005-1