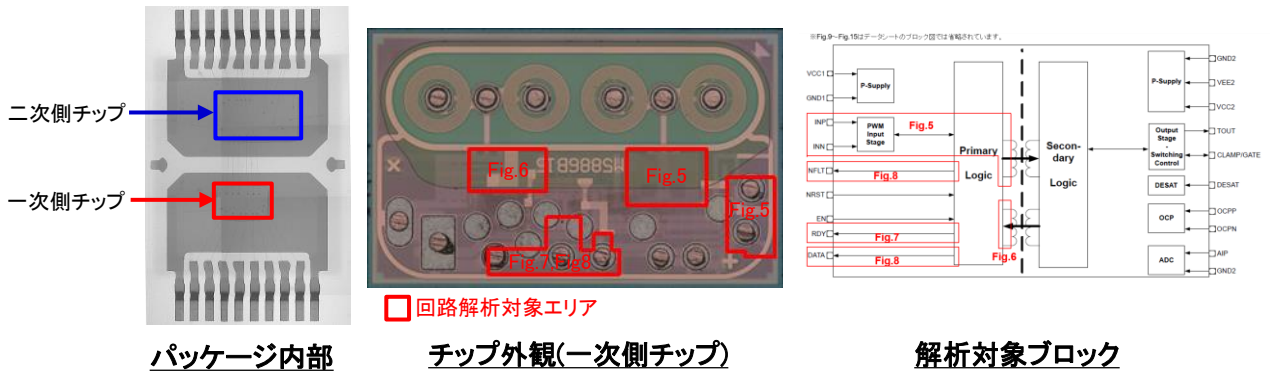


Gate Driver: Infineon製 1EDI3020AS 一次側チップ回路解析レポート



レポート概要

今回は、Infineon製 Gate Driver(1EDI3020AS)の一次側チップを対象とし、外部入力端子INPとINNから絶縁素子までの信号処理回路(Fig.5 Modulator)、二次側チップからの信号を処理する回路(Fig.6 Demodulator)、外部出力端子NFLT,RDY,DATAの出力回路(Fig.7, Fig.8 Signal Output Circuit)の部分回路解析レポートとなります。

製品特徴

- ・コアレストランス技術を使用したシングルチャンネル絶縁型IGBTドライバー
- ・最大1200VのIGBTに対応
- ・ピーク電流12Aのレールツーレール出力
- ・伝播遅延60ns(Typ.)

解析内容

- ・搭載チップサイズ、チップ写真(一次側チップ)
- ・一次側チップの部分回路解析 (Modulator, Demodulator, Signal Output Circuit)
- ・納品物は、レポートPDFと回路図ビューワー、SchematicのCADデータ(EDIFフォーマット)

レポート価格

価格: ¥2,000,000 (税抜)

発注後1weekで納品

目次

| | Page |
|-------------------------------|-----------|
| 1. Overview | 4 |
| 1-1. Device Summary..... | 4 |
| 1-2. Package | 5 |
| 1-3. Package X-Ray | 6 |
| 1-4. Die Overview..... | 7 |
| 1-5. Pin Assignment | 15 |
| 2. Elements | 16 |
| 2-1. MOS Transistor | 16 |
| 2-2. Resistor | 21 |
| 2-3. Capacitor | 22 |
| 2-4. Diode | 25 |
| 2-5. Cell Parameters | 26 |
| 3. Analysis Area | 27 |
| 4. Circuits | 28 |

List of Figures and Tables (回路の主要経路のみを抜粋)

| | | | |
|--------|------------------------|-----|----|
| Fig. 5 | Modulator | ... | 30 |
| Fig. 6 | Demodulator | ... | 42 |
| Fig. 7 | Signal Output Circuit1 | ... | 47 |
| Fig. 8 | Signal Output Circuit2 | ... | 49 |