

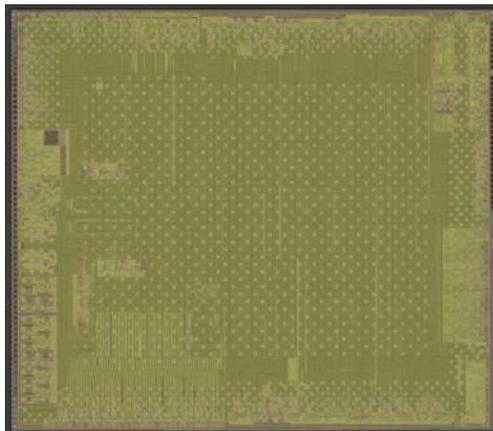
①AIチップ構造解析レポート 目次

	Page
1. デバイスサマリー	3
2. 解析まとめ	4-7
3. パッケージ観察	8-10
4. X線観察	11
5. チップ観察	12-13
6. Pad観察	14-16
7. 断面構造解析	17-32
8. 平面構造解析	
8-1. チップ写真	33
8-2. メモリ容量算出	34-36
8-3. ゲート規模算出	37-45
8-4. 占有率算出	46
9. 機能推定 (フロアプラン推定)	
9-1. マクロ情報	47
9-2 ~ 9-25. マクロの特定	48-71

②プロ・イメージングチップ構造解析レポート 目次

	Page
1. デバイスサマリー	3
2. 解析まとめ	4-8
3. パッケージ観察	9-11
4. X線観察	12
5. チップ観察	13-14
6. Pad観察	15-17
7. 断面構造解析	18-37
8. 平面構造解析	
8-1. チップ写真	38
8-2. メモリ容量算出	39-44
8-3. ゲート規模算出	45-54
8-4. 占有率算出	55
9. 機能推定 (フロアプラン推定)	
9-1. マクロ情報	56
9-2 ~ 9-7. マクロの特定	57-62

① AIチップ構造解析レポートからの抜粋



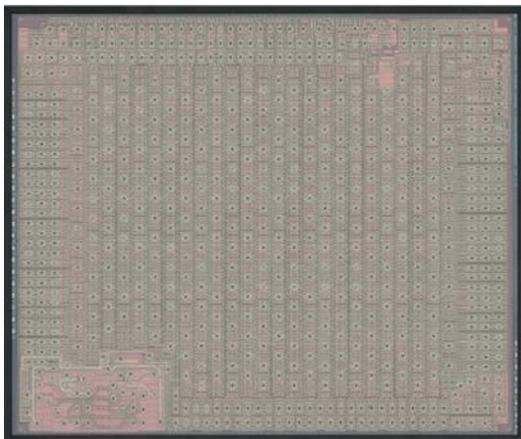
AIチップ写真 (Top Metal)



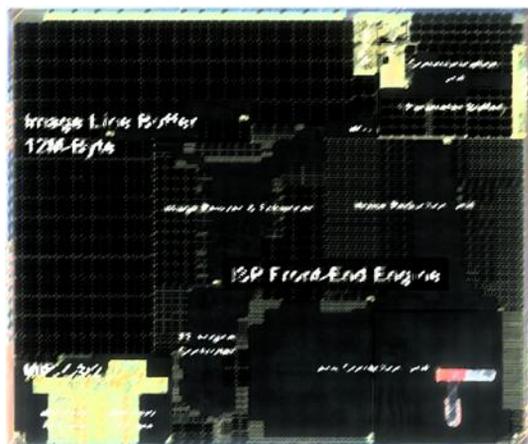
AIチップ機能推定 (フロアプラン推定)

機能	マクロサイズ [mm ²]
[Redacted]	6.69
	4.95
	3.95
	2.82
	2.73
	2.14
	1.71
1.49	
...	...

② プロ・イメージングチップ構造解析レポートからの抜粋



プロ・イメージングチップ写真
(Top Metal)



プロ・イメージングチップ機能推定
(フロアプラン推定)

機能	マクロサイズ [mm ²]
[Redacted]	7.14
	4.35
	0.95
	0.92
	0.46
	0.02